

# EEL280 – Circuitos Lógicos

## Prática 4

2<sup>o</sup> Semestre de 2023

**Professor:**

Pedro Cruz

E-mail: [cruz@gta.ufrj.br](mailto:cruz@gta.ufrj.br)

Não se esqueça de ler a proposta até o final antes de começar a trabalhar. Saiba a informação completa para não ter trabalhos desnecessários.

**1<sup>a</sup> Questão:**

A partir do material disponível, monte um *latch* SRAM de *not's*.

**2<sup>a</sup> Questão:**

Monte um *latch* SR. Verifique sua tabela-verdade.

**3<sup>a</sup> Questão:**

Monte um latch SR com *enable*. Verifique sua tabela-verdade.

**4<sup>a</sup> Questão:**

Monte o flip-flop SR com o detector de mudança de clock por atraso de *not's*.

**5<sup>a</sup> Questão:**

Monte o flip-flop SR com dois estágios de *latches*.